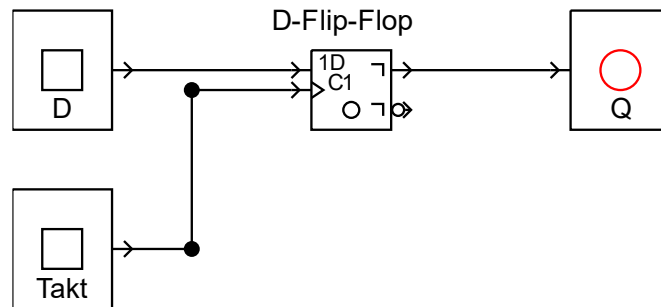


## Das D-FlipFlop (12.2.8.1 und 12.2.8.2)

### Fachkonzept D-FlipFlop



Ein D-FlipFlop speichert \_\_\_\_\_.

Es wird von einem \_\_\_\_\_ gesteuert.

Bei einer steigenden Taktflanke (Takt ändert sich von \_\_\_ auf \_\_\_) \_\_\_\_\_  
\_\_\_\_\_.

Bei einer fallenden Taktflanke (Takt ändert sich von \_\_\_ auf \_\_\_) \_\_\_\_\_  
\_\_\_\_\_.

Ein D-FlipFlop besitzt 2 Ausgänge:

- Q: \_\_\_\_\_
- $\bar{Q}$ : \_\_\_\_\_

### Timing-Diagramm eines D-FlipFlops

Ergänze das Timing-Diagramm des D-FlipFlops. Verdeutliche mit Pfeilen, wann und wie Werte übernommen werden.

